

アナログ集積回路研究会 第11回講演会

パイプライン型アナログ・デジタル変換器入門 (Pipelined ADC Tutorial)

講師: Andrew Abo 氏
(アナログ・デバイス社)

日時: 2月5日(木) 14:00~16:00

会場 : 群馬大学工学部総合研究棟304号室

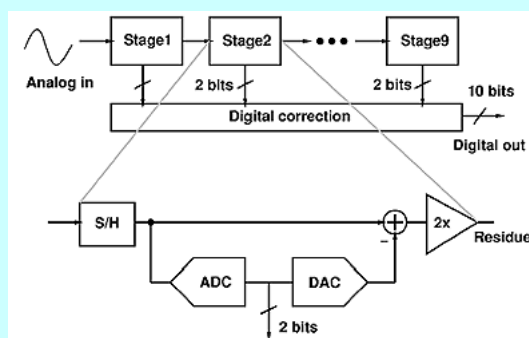
パイプライン型の AD 変換器はデジタルカメラ、ADSL、ワイヤレス LAN 等の多くの電子機器に使用されております。

近年、VLSI は低電圧化が進み 1.5V から近い将来には 0.6V で動作するのも夢ではありません。

アナログとの入口、ADC にもこの低電圧での動作を要求されます。

Abo 氏はこの低電圧で動作する ADC 開発に携わり、そのサンプリング回路は Abo 方式と呼ばれています。

今回はパイプライン型の基礎から設計、回路までの過程を講義していただきます。



Dr.Abo 氏は CALTECH 卒、UC Barkeley で Ph.D.を授与されております。

対象: 本学学生、教職員、学外の関心のある方

問合せ: 0277-30-1789 アナログ集積回路研究会事務局